

IDI&CA 2020 - Ficha de Projeto

Acrónimo	TRAINEE
Coordenação	Mário Véstias (ISEL)
Equipa	Rui Policarpo Duarte (INESC) Horácio Neto (IST) José de Sousa (IST)
Parceiros	IObundle
Execução	07.09.2020 a 06.09.2021
Código Ref.^a	IPL/2020/TRAINEE_ISEL
Âmbito	O projeto visa estudar e desenvolver um método para o treino de redes neuronais convolucionais em sistemas embebidos. O sistema será desenvolvido num SoC FPGA (System-on-Chip Field-Programmable Gate Array). O sucesso do projeto irá possibilitar o treino local e personalizado de redes neuronais convolucionais adaptadas ao utilizador.